



# HORARIO CLASE POR GRUPO

Revisión

3

Fecha

13/12/2023

CUATRIMESTRE: ENERO – ABRIL 2025  
 CARRERA: INGENIERÍA EN ELECTRÓNICA Y TELECOMUNICACIONES  
 GRUPO Y SECCIÓN: 28A  
 NOMBRE DEL TUTOR: VENEGAS LÓPEZ LUIS HIRAM  
 FECHA DE ELABORACIÓN: 16 DE DICIEMBRE DE 2024

MOD	LUNES	MARTES	MIÉRCOLES	JUEVES	VIERNES
08:00 08:50	Gestión administrativa	Control digital	PLC's	Procesamiento digital de señales	Procesamiento digital de señales
08:50 09:40	<b>DESCANSO</b>				
09:40 10:30	Control digital	Procesamiento digital de señales	Procesamiento digital de señales	Gestión administrativa	Control digital
10:30 11:20		Actividades culturales y/o deportivas		Actividades culturales y/o deportivas	
11:20 12:10	Comunicaciones digitales		Antenas y líneas de transmisión	Comunicaciones digitales	PLC's
12:10 13:00	Antenas y líneas de transmisión	Inglés VIII		Inglés VIII	
13:00 13:50	PLC's	Antenas y líneas de transmisión	Inglés VIII	Antenas y líneas de transmisión	Comunicaciones digitales
14:40 15:30		Gestión administrativa		Gestión administrativa	

MATERIA	MOD / SEM	DOCENTE
Inglés VIII	5	Ortiz Castillo Johana Janeth
Gestión administrativa	4	Ramos Hernández Jorge Alberto
Control digital	5	Castañón Pastrana Wismark Zhaid
Comunicaciones digitales	5	Cortés Castro Mario Rodolfo
Antenas y líneas de transmisión	6	Cortés Castro Mario Rodolfo
PLC's	5	Castañón Pastrana Wismark Zhaid
Procesamiento digital de señales	5	Venegas López Luis Hiram
Tutoría	1	Venegas López Luis Hiram

  
 DIRECCIÓN ACADÉMICA



**SEDU**  
 SECRETARÍA DE EDUCACIÓN  
 Subsecretaría de Educación Superior  
 Universidad Politécnica de la Región Laguna  
 SECRETARÍA ACADÉMICA